

集成电路 EDA 设计精英挑战赛

作品提交补充通知

各参赛队：

为推动参赛队进一步完善作品，充分展现参赛队能力。经组委会讨论，作品提交流程及时间点如下：

- **第一阶段：即日起到 11 月 18 日 18: 00**

提交作品报告阶段(仅提交作品设计报告)

组委会继续提供 License 服务器等网络资源，暂不关闭访问通道。

组委会组织专家，根据各参赛队提交的作品报告，确定获得决赛资格的参赛队名单，并在 11 月 21 日 12: 00 前公布。

未提交报告或未获得决赛资格的参赛队将被剥夺服务器等资源使用权限，终止比赛资格。

- **第二阶段：11 月 18 日 18:00-11 月 25 日 24: 00**

作品技术提交阶段

获得决赛参赛资格的队伍可继续完善作品，并根据完成情况更新或补充作品设计报告。

中心线赛题/压缩解压缩赛题参赛队可申请验收指导，组委会专家预审核服务器端源码等预提交材料是否满足提交要求并给出整改意见（不作技术打分）。

竞赛网站于 11 月 21 日 12 点后开放二次提交窗口，获得决赛参赛资格的队伍再次提交作品报告及通知要求的其他技术资料。

- **第三阶段：11 月 26 日-11 月 29 日**

作品技术验收阶段

组委会组织专家根据参赛队更新后的技术报告及提交的其它技术资料进行技术验收，给出技术打分。技术打分作为竞赛评审的重要依据之一。

- **决赛阶段：11月30日-12月1日**

组委会组织决赛答辩，具体事宜见后续通知。

集成电路 EDA 设计精英挑战赛组织委员会

2019.11.14